

Curriculum formativo, didattico, scientifico e professionale del candidato

Dichiarazione sostitutiva di certificazioni

(Art. 46, D.P.R. 28 dicembre 2000 n. 445)

Dichiarazione sostitutiva dell'atto di notorietà

(da sottoscrivere davanti all'impiegato addetto o da presentare o spedire con la fotocopia di un documento di identità)

(Art. 47, D.P.R. 28 dicembre 2000 n. 445)

Estremi del bando di selezione	Bando N. 45/2021. Selezione per l'attribuzione di N°1 borsa di ricerca dal titolo "Sviluppo del firmware per un modulo di acquisizione dati".
Informazioni aggiornate al	14/02/2022
Nome e Cognome	Marco Carreras

Si raccomanda di indicare con precisione tutti gli elementi valutabili ai sensi del bando di selezione (aggiungere o togliere righe secondo necessità).

Esperienza professionale

Periodo	Ente	Principali attività e responsabilità
Lug.-Sett. 2018	Università degli Studi di Cagliari	Titolo: "Integrazione di nodi field-programmable in una piattaforma IoT".
Ott-Nov 2014	Accenture Technology Solutions	Stage introduttivo Java, Data Base, HTML

Istruzione, formazione (es. titoli di studio, certificazioni professionali/linguistiche/informatiche)

Data	Titolo / Principali tematiche	Ente
01/10/2018 – in corso	Dottorato di ricerca Ingegneria Elettronica e Informatica	Università degli Studi di Cagliari
Ott. 2013 – Apr. 2018	Laurea Magistrale in Ingegneria Elettronica	Università degli Studi di Cagliari
Ott. 2009 – Dic. 2013	Laurea Triennale in Ingegneria Elettronica	Università degli Studi di Cagliari

Pubblicazioni / Convegni

P. Meloni, A. Garufi, G. Deriu, M. Carreras and D. Loi, "CNN hardware acceleration on a low-power and low-cost APSoC," 2019 Conference on Design and Architectures for Signal and Image Processing (DASIP), 2019.
Carreras, M., Deriu, G., & Meloni, P. "Flexible Acceleration of Convolutions on FPGAs: planning NEURAghe 2.0". In CPS Summer School PhD Workshop (2019).
P. Meloni et al., "Exploring NEURAghe: A Customizable Template for APSoC-Based CNN Inference at the Edge," in IEEE Embedded Systems Letters, vol. 12, no. 2, pp. 62-65, June 2020.
M. Carreras, G. Deriu, L. Raffo, L. Benini and P. Meloni, "Optimizing Temporal Convolutional Network Inference on FPGA-Based Accelerators," in IEEE Journal on Emerging and Selected Topics in Circuits and Systems, vol. 10, no. 3, pp. 348-361, Sept. 2020.

Altre attività scientifiche

Ulteriori informazioni pertinenti

Luogo e data

Cagliari, li 14/02/2022