

**Gian Paolo
Apeddu**

CONTATTI

ESPERIENZA LAVORATIVA

17/09/2018 – 15/03/2019 – Toulouse, Francia

Tirocinio

Intraspec Technologies

SEM integrando tecniche EBIC e TREBIC, lavorato presso laboratori INSA, collaborato al progetto TARANIS presso il CNES

10/2014 – 03/2015 – Olbia, Italia

Praticante

Dott. Ing. Sebastiano Cudoni

Dimensionamento impianti elettrici

ISTRUZIONE E FORMAZIONE

10/2019 – ATTUALE – Cagliari, Italia

Laurea Magistrale in Ingegneria Elettronica

Università di Cagliari

09/2015 – 02/2020 – Cagliari, Italia

Laurea triennale in Ingegneria Elettrica ed Elettronica

Università degli studi di Cagliari

Tesi: Device analysis of IDEE and XGRE on Taranis satellite

02/2017 – 06/2017 – Łódź, Polonia

Progetto Erasmus+ studio

Politechnika Łódzka

09/2009 – 07/2014 – Sassari, Italia

**Diploma di maturità presso istituto tecnico industriale:
Ramo Elettrotecnica**

G.M.Angioy

COMPETENZE LINGUISTICHE

LINGUA MADRE: italiano

ALTRE LINGUE:

Inglese

Ascolto
B2

Lettura
B2

**Produzione
orale**
B2

**Interazione
orale**
B2

Scrittura
B2

PUBBLICAZIONI

New paradigm for EBIC amplifier on FIB X-section

2020

PATENTE DI GUIDA

Patente di guida: B