

INFORMAZIONI PERSONALI

Stefano CordaSesso **M** | Data di nascita **30/12/1993** | Nazionalità **Italiana**

POSIZIONE RICOPERTA

Studente del primo anno della Laurea Magistrale in Ingegneria Elettronica presso l'Università degli Studi di Cagliari

ISTRUZIONE E FORMAZIONE

(da 01-10-2012 – a 23-07-2015)

Laurea Triennale in Ingegneria Elettrica ed Elettronica (Curriculum Elettronico)

Università degli Studi di Cagliari

Votazione: 110/110

Tesi di Ricerca: "Riduzione del consumo di potenza in sistemi riconfigurabili dataflow-based".

Relatore: Dott. Ing. F. Palumbo Correlatore: Ing. C. Sau

- Il lavoro di tesi ha portato allo sviluppo di una tecnica di fine grained clock gating per sistemi riconfigurabili dataflow-based mediante i linguaggi di descrizione dell'hardware Verilog e VHDL. In seguito la tecnica è stata generalizzata e automatizzata modificando il tool MDC (Multi Dataflow Composer, sviluppato da ricercatori del Diee della Facoltà di Ingegneria di Cagliari nell'ambito del progetto RPCT) attraverso i linguaggi orientati agli oggetti Java e XTEND.

Per lo svolgimento della tesi si sono utilizzati: ISE della Xilinx, Modelsim ed Eclipse.

Per la stesura è stato appreso il linguaggio di markup Latex.

(da 2007 – a 2012)

Diploma di Maturità Scientifica (Corso Bilingue)

Liceo Scientifico G. Brotzu, Quartu Sant'Elena (CA)

Votazione: 99/100

- La lingua aggiuntiva appresa nel Corso Bilingue è quella Francese.

COMPETENZE PERSONALI

Lingua madre **Italiano****Inglese** **Livello B1**

Test d'ingresso per l'accesso alla Laurea Triennale di Ingegneria Elettrica ed Elettronica, settembre 2012

Francese **Livello B2**

Test di accertamento del livello svolto presso il Centro Linguistico dell'Ateneo di Cagliari, settembre 2013

Livelli: A1/2 Livello base - B1/2 Livello intermedio - C1/2 Livello avanzato
Quadro Comune Europeo di Riferimento delle Lingue

Competenze professionali

- buona conoscenza del linguaggio Verilog.
- conoscenze di base del linguaggio VHDL.
- conoscenze di base di tool per la progettazione circuiti integrati (Cadence Virtuoso).

Competenze informatiche

- buona padronanza degli strumenti Microsoft Office e dei sistemi operativi Windows , Linux e Android.
- buona conoscenza dei linguaggi Java, C, Matlab, Latex.
- conoscenze di base dei linguaggi Python, Html, CSS, SQL, XTEND, Assembly.
- conoscenze di base di C# e XAML per lo sviluppo di applicazioni per windows (windows phone 8.1 e universal app per windows 8.1 e 10) attraverso l'IDE Visual Studio.
- conoscenze di base di Photoshop.

Altre competenze

- assemblaggio di computer desktop.
- conoscenze di base della piattaforma Arduino.

Patente di guida

Patente B, automunito.

ULTERIORI INFORMAZIONI


Appartenenza a gruppi /
associazioni

- Socio donatore effettivo Avis.

Dati personali

Autorizzo il trattamento dei miei dati personali ai sensi del Decreto Legislativo 30 giugno 2003, n. 196 "Codice in materia di protezione dei dati personali".

Cagliari, 19/02/2015


[Stefano Corda]