

Allegato alla domanda di partecipazione

**CURRICULUM FORMATIVO
DIDATTICO, SCIENTIFICO E PROFESSIONALE DEL CANDIDATO**

Dichiarazione sostitutiva di certificazioni

(Art. 46, D.P.R. 28 dicembre 2000 n. 445)

Dichiarazione sostitutiva dell'atto di notorietà

(da sottoscrivere davanti all'impiegato addetto o da presentare o spedire con la fotocopia di un documento di identità)

(Art. 47, D.P.R. 28 dicembre 2000 n. 445)

Estremi del bando di selezione	Bando n° 240 – Tipo B – Assegni su altri fondi (D.R. n. 775 del 27.08.2018)
Informazioni aggiornate al	05/11/2020
Nome e Cognome	Gianfranco Deriu
Data di nascita	14/10/1985

Si raccomanda di indicare con precisione tutti gli elementi valutabili ai sensi del bando di selezione (aggiungere o togliere righe secondo necessità).

Esperienza professionale

Periodo	Ente	Principali attività e responsabilità
Nov 2019 - Nov 2020	Università di Cagliari	Assegno di ricerca - progetto ALOHA
Nov 2018 - Nov 2019	Università di Cagliari	Assegno di ricerca - progetto ALOHA
Apr 2018 – Ago 2018	Università di Cagliari	Borsa di ricerca - Internet of Things
Ott 2017 – Feb 2018	Università di Cagliari	Borsa di ricerca in collaborazione con T3LAB - porting su low-end device dell'acceleratore NEURAghe
Mar 2017 – Set 2017	Università di Cagliari	Borsa di ricerca - Sviluppo dell'acceleratore NEURAghe
Dic 2016 – Mar 2017	Università di Cagliari	Contratto di collaborazione per ricerca
Dic 2015 – Ott 2016	Università di Cagliari	Borsa di ricerca – Studio dell'architettura PULP e porting su FPGA
Mar 2015 – Apr 2015	Percorsi S.p.A.	Docente corso di formazione professionale

Istruzione, formazione (es. titoli di studio, certificazioni professionali/linguistiche/informatiche)

Data	Titolo / Principali tematiche	Ente
Dic 2015	Abilitazione alla professione di Ingegnere dell'Informazione	Università di Cagliari
Set 2011 – Set 2015	Laurea Magistrale in Ingegneria Elettronica conseguita il 29/09/2015 con votazione 108/110	Università di Cagliari
Giu 2014	Corso per sviluppatore LabVIEW certificato	Università di Cagliari
Set 2005 – Dic 2011	Laurea Triennale in Ingegneria Elettronica	Università di Cagliari

Pubblicazioni / Convegni

<p>"CNN hardware acceleration on a low-power and low-cost APSoC", Paolo Meloni, Antonio Garufi, Gianfranco Deriu, Marco Carreras, Daniela Loi - Conference on Design and Architectures for Signal and Image Processing (DASIP), 2019</p>
<p>Paolo Meloni, Daniela Loi, Gianfranco Deriu, Marco Carreras, Francesco Conti, Capotondi, Rossi. "Exploring NEURAGHE: A Customizable Template for APSoC-based CNN Inference at the Edge", IEEE Embedded Systems Letters 2019</p>
<p>Paolo Meloni, Daniela Loi, Gianfranco Deriu, Paola Busia, Andy D. Pimentel, Dolly Sapra. "Optimization and deployment of CNNs at the edge: the ALOHA experience", ACM 2019</p>
<p>Paolo Meloni, Daniela Loi, Gianfranco Deriu, Andy D. Pimentel, Dolly Sapra, Bernhard Moser, Natalia Shepeleva, Francesco Conti, Luca Benini, Francesca Palumbo, Michael Masin, Oscar Ripolles, David Solans, Maura Pintor, Battista Biggio, Todor Stefanov, Svetlana Minakova, Nikos Fragoulis and Ilias Theodorakopoulos. "ALOHA: an architectural-aware framework for deep learning at the edge", INTESA 2018</p>
<p>P. Meloni, A. Capotondi, G. Deriu, F. Conti, L. Raffo, and L. Benini. "NEURAghe: Exploiting CPU-FPGA Synergies for Efficient and Flexible CNN Inference Acceleration on Zynq SoCs", ACM TRETS 2017</p>
<p>P. Meloni, G. Deriu, F. Conti, I. Loi, L. Benini, L. Raffo. "Curbing the Roofline: a Scalable and Flexible Architecture for CNNs on FPGA", Computing Frontiers 2016.</p>
<p>P. Meloni, G. Deriu, F. Conti, I. Loi, L. Benini, L. Raffo. "A High-Efficiency Runtime Reconfigurable IP for CNN Acceleration on a Mid-Range All-Programmable SoC", ReConFig 2016.</p>

Luogo CAGLIARI , data 05/11/2020